

Qui peut le plus, peut le moins

Une première méthode consiste simplement à utiliser le bit le plus à gauche pour indiquer le signe. Ainsi, sur 4 bits, 3 est représenté par 0011, donc -3 sera représenté par 1011.

EXERCICE 2 : Compléter le tableau ci-contre en calculant la représentation des entiers négatifs.

Cette représentation très simple pose néanmoins plusieurs problèmes. Tout d'abord, si on fait la somme $-3+3$, on aimerait trouver 0.

$$\begin{array}{r}
 11 \\
 1011 \\
 +0011 \\
 \hline
 1110
 \end{array}$$

On remarque qu'on ne trouve pas 0, mais -6.

De plus, avec 4 bits, il est possible de représenter les entiers de -7 à 7. Cela ne fait que 15 valeurs différentes, en comptant 0. C'est parce qu'il est possible d'écrire -0 avec 1000. Ce n'est donc pas une solution satisfaisante.

| Base 10 | Binaire |
|---------|---------|
| -7 | |
| -6 | |
| -5 | |
| -4 | |
| -3 | |
| -2 | |
| -1 | 1001 |
| -0 | 1000 |
| 0 | 0000 |
| 1 | 0001 |
| 2 | 0010 |
| 3 | 0011 |
| 4 | 0100 |
| 5 | 0101 |
| 6 | 0110 |
| 7 | 0111 |

On va essayer de faire un peu mieux

Un deuxième méthode consiste à inverser les bits du nombre. Par exemple, si on prend des nombres de 4 bits, 5 s'écrit 0101. On peut représenter -5 par 1010. C'est ce qu'on appelle le **complément à un**, puisque pour chaque bit, on choisit celui qui permet que la somme des deux soit 1. On remarque que les premiers nombres positifs ont leur bit à gauche qui vaut 0 alors que leurs opposés ont un 1. On retrouve le bit de signe de la première méthode.

EXERCICE 3 : Compléter le tableau ci-contre en calculant la représentation des entiers négatifs.

Une nouvelle fois, on a deux façons d'écrire 0, avec 0000 et 1111. C'est un des problèmes de cette méthode. Une des opérations de base pour un processeur, c'est de tester si un nombre est nul. Avec cette représentation, il faut donc tester si le nombre n'est composé que de 0 ou que de 1. Ce n'est pas une solution optimale. Par contre, la somme de deux nombres opposés donne toujours 1111, ce qui correspond bien à 0.

| Base 10 | Compl. à 1 |
|---------|------------|
| -7 | |
| -6 | |
| -5 | |
| -4 | |
| -3 | |
| -2 | 1101 |
| -1 | 1110 |
| -0 | 1111 |
| 0 | 0000 |
| 1 | 0001 |
| 2 | 0010 |
| 3 | 0011 |
| 4 | 0100 |
| 5 | 0101 |
| 6 | 0110 |
| 7 | 0111 |

Complément à deux

La solution retenue pour représenter les entiers relatifs dans la plupart des systèmes s'appelle le **complément à deux**. Il existe plusieurs façons de la définir.

L'idée principale est de garantir que la somme d'un nombre et de son opposé donne 0. Prenons la représentation de 3 sur 4 bits : 0011. On veut trouver le nombre qui vérifie l'égalité ci-contre.

$$\begin{array}{r}
 0011 \\
 + \text{????} \\
 \hline
 0000
 \end{array}$$

Pour cela on commence par faire le complément à un, ce qui donne 1111 en faisant la somme.

$$\begin{array}{r} 0011 \\ + 1100 \\ \hline 1111 \end{array}$$

Ce n'est pas le résultat voulu, mais si on ajoute 1 au résultat, on obtient 10000, qui donne 0000 si on oublie la retenue.

Il faut donc prendre $1100 + 0001 = 1101$, ce qui donne le résultat ci-contre.

$$\begin{array}{r} 111 \\ 0011 \\ + 1101 \\ \hline 0000 \end{array}$$

Pour obtenir le complément à deux, on commence d'abord par prendre l'inverse bit à bit, puis on ajoute 1 au nombre trouvé, en oubliant la dernière retenue si elle fait augmenter le nombre de bits nécessaires. Cela marche dans les deux sens, que le nombre soit positif ou négatif.

On remarque que, par construction, la somme de deux nombres opposés donne bien 0. On peut aussi remarquer que 0 n'a qu'une seule écriture possible.

En effet, si on veut représenter -0 , on prend l'inverse bit à bit, qui est 1111. En ajoutant 1, on retrouve 0000.

Enfin, cette fois, on peut bien représenter 16 valeurs différentes, allant de -8 à 7 , ce qui est mieux qu'avec les deux autres méthodes.

| Base 10 | Compl. à 2 |
|---------|------------|
| -8 | 1000 |
| -7 | 1001 |
| -6 | 1010 |
| -5 | 1011 |
| -4 | 1100 |
| -3 | 1101 |
| -2 | 1110 |
| -1 | 1111 |
| 0 | 0000 |
| 1 | 0001 |
| 2 | 0010 |
| 3 | 0011 |
| 4 | 0100 |
| 5 | 0101 |
| 6 | 0110 |
| 7 | 0111 |

EXERCICE 4 : Calculer les représentations binaire en 8 bits des nombres suivants et de leur opposé :

- 1) 1 2) 5 3) 10
4) 56 5) 75 6) 116

Si on place sur un cercle les nombres entiers, leur représentation binaire et les nombres correspondant en complément à deux, on obtient le diagramme ci-contre.

On remarque que si on continuait le tour, le nombre 16 se trouverait sur 0. C'est parce que si on ne garde que 4 bits, 10000 devient 0000. De plus, si on prend un nombre positif avec la même écriture binaire qu'un nombre négatif et qu'on soustrait les deux, on obtient 16 :

$$15 - (-1) = 14 - (-2) = \dots = 8 - (-8) = 16$$

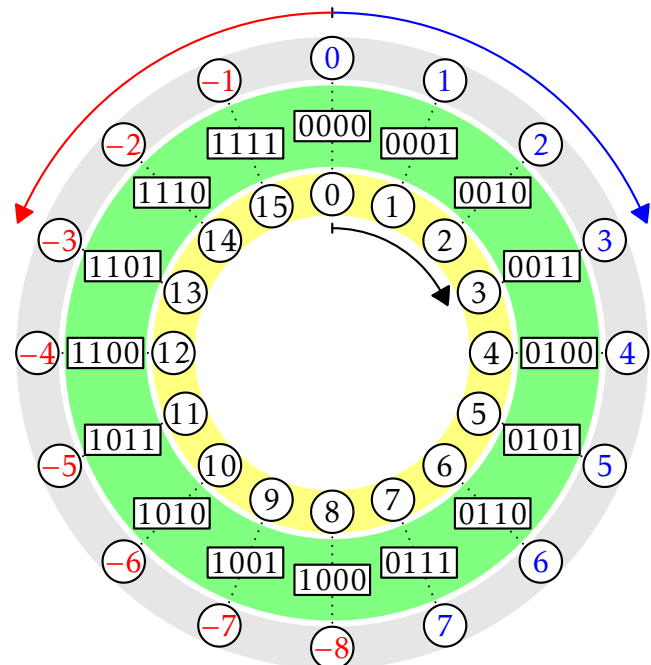
On obtient un autre méthode pour trouver le complément à 2 de $-n$ sur k bits, avec n positif. Il suffit de prendre la représentation binaire du nombre $2^k - n$. Sur 4 bits, l'opposé de 7 correspond donc à :

$$2^4 - 7 = 16 - 7 = 9 = 1001_2$$

On peut utiliser cette méthode pour passer de l'écriture en binaire sur k bits à l'écriture en base 10.

- Si le nombre commence par 0, on le convertit comme vu précédemment.
- Si le nombre commence par 1, on le convertit normalement et ensuite on soustrait 2^k .

Ou alors, on peut considérer que le chiffre de gauche correspond à -2^{k-1} , ce qui revient à multiplier par -1 pour le premier chiffre dans la méthode de Horner.



EXERCICE 5 : Déterminer le nombre en base 10 correspondant aux nombres suivants qui utilisent le complément à deux sur 8 bits.

- 1) 1111 1010 2) 0001 0110 3) 0001 1111
 4) 1011 1111 5) 1010 1001 6) 0111 1110

Il était une fois...

Il existe plusieurs façons de faire les multiplications en binaire. On peut simplement “dépiler” un des deux facteurs :

$$A \times B = \underbrace{A + A + A + \dots + A}_{B \text{ fois}}$$

Nous allons plutôt poser les multiplications, comme “à l’école”. Commençons avec des nombres positifs, dans l’exemple ci-contre.

$$\begin{array}{r} 1101 \\ \times 1011 \\ \hline 1101 \\ 1101 \\ 0000 \\ 1101 \\ \hline 10001111 \end{array}$$

Le résultat obtenu a 8 bits. C’est parce que lors d’une multiplication de deux nombres de k bits, on peut obtenir un résultat à $2k$ bits.

On peut noter que la multiplication est relativement simple à poser puisqu’à chaque bit du nombre du bas, si c’est un 1, on recopie le nombre de haut, sinon on met des 0. Il n’y a donc aucune multiplication à faire, juste des additions.

EXERCICE 6 : Vérifier le résultat de la multiplication précédente en convertissant les nombres en base 10.

EXERCICE 7 : Poser en binaire les multiplications suivantes :

- 1) 0011×0011 2) 1011×1001 3) 1111×1111

Pour les nombres relatifs, c’est un peu plus compliqué. Tout d’abord on étudie le signe des deux facteurs A et B :

- Si $A > 0$ et $B > 0$, on pose $A \times B$, selon la méthode ci-dessus.
- Si $A < 0$ et $B > 0$, on pose $A \times B$, selon la méthode présentée ci-dessous.
- Si $A > 0$ et $B < 0$, on pose $B \times A$, selon la méthode présentée ci-dessous.
- Si $A < 0$ et $B < 0$, on pose $(-A) \times (-B)$, selon la méthode ci-dessus.
- Si l’un des deux est nul, le résultat est 0.

Si le premier nombre est négatif, on complète avec k bits devant chacun des nombres en recopiant le bit de gauche à chaque fois. C’est-à-dire qu’on met des 1 pour un nombre négatif et des 0 pour un nombre positif. On pose ensuite la multiplication en ne gardant que les $2k$ derniers bits.

Par exemple pour faire 1100×0101 , on pose la multiplication ci-contre.

Cette multiplication correspond à -3×5 . Le nombre obtenu est bien négatif. Il est exprimé sur 8 bits. On inverse les bits et on trouve 00001110. On ajoute 1 et on obtient 0001111, qui correspond à 15. Le résultat de la multiplication était bien -15 .

En fait, il est possible de poser la multiplication de n’importe quels entiers relatifs en complétant à gauche les bits de signe, mais la méthode présentée permet de simplifier les mutliplications obtenues.

$$\begin{array}{r} 11111101 \\ \times 00000101 \\ \hline 11111101 \\ 0000000 \\ 111101 \\ 00000 \\ \hline 11110001 \end{array}$$

EXERCICE 8 : Déterminer le résultat des multiplications suivantes, entre nombre relatifs exprimés sur 4 bits.

- 1) 0011×1001 2) 1011×0110 3) 1111×1111

Ce n’est pas ainsi que les multiplications sont effectuées par les processeurs. Il existe des techniques bien plus rapides, mais plus complexes à comprendre.